

電子工程系 必修科目名稱抵免對照表

(1100819 版)

原科目				抵免科目			
科目名稱	必/選	學分	時數	科目名稱	必/選	學分	時數
電路學(一)	必修	3	3	電路學	必修	3	3
電路學(二)	必修	3	3	電子學(三) 或 感測元件應用實務 [註 5] 或 電磁學	選修	3	3
微控制器基礎實務	必修	2	4	單晶片微處理機實 務[註 2]	選修	3	3
微控制器應用實務	必修	2	4	FPGA 設計概論(3/3) 或 FPGA 設計實務 (3/3) 或 FPGA 應用 實務(3/3) [註 3]	選修	3	3
數位邏輯設計	必修	2	2	數位邏輯設計與實 習[註 1]	必修	3	3
數位邏輯實習	必修	1	2	數位邏輯設計與實 習[註 1]	必修	3	3
電子元件拆錫實務	必修	1	3	電子學實習(一) 或 電子學實習(二) [註 4]	選修	2	3
電子電路實習	必修	1	3	電子學實習(一) 或 電子學實習(二) [註 4]	選修	2	3
單晶片證照輔導 (一)	必修	1	2	APP 程式設計實務	選修	3	3

數位電子實務	必修	1	3	數位訊號處理實務	選修	3	3
儀表電子實務	必修	1	3	感測元件應用實務	選修	3	3
單晶片證照輔導 (二)	必修	2	4	3D 建模及快速成形 實務或 動態網頁設計	選修	3	3
進階嵌入式系統實 務	必修	2	4	深度學習框架應用	選修	3	3
電子學(三)	必修	3	3	深度學習框架應用	選修	3	3
半導體元件物理 (二)	必修	3	3	VLSI 設計實務	選修	3	3

- 1.[註 1]補修[數位邏輯設計與實習(3/3)]可抵[數位邏輯設計+數位邏輯實習 2 科]或單抵 1 科
- 2.[註 2]補修[單晶片微處理機實務]可抵[微控制器基礎實務]，不足 1 學分以專業選分學分補足
- 3.[註 3] 補修[FPGA 設計概論]或[FPGA 設計實務] 或[FPGA 應用實務]可抵 [微控制器應用實務]
- 4.[註 4]補修[電子學實習(一)]或[電子學實習(二)]任一科可抵[電子電路實習(1/3)]或電子元件拆
鉸實務(1/3)，但一門課只能抵免一科
5. [註 5] X 學程「感測元件應用實務」和電路學(二)只能擇一抵。(109/12/28)

電子工程系 系主任：

電子工程系
主任 余兆棠

8/9